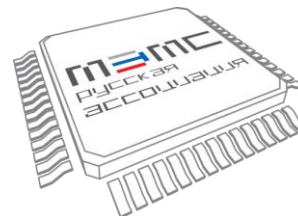


IC Price+

Инструмент моделирования затрат для интегральных микросхем



Русская **Ассоциация МЭМС**
305000, г.Курск, ул.Володарского, д.49
+7(4712) 73-11-13
info@mems-russia.ru
www.mems-russia.ru



Инструмент для моделирования затрат любой интегральной микросхемы



Параметрический инструмент, основанный на технологических параметрах



Готов к использованию с полным набором технологий



Многие параметры влияют на стоимость интегральной микросхемы



Знания о влиянии любого параметра являются первым шагом на пути к оптимизации затрат



Стоимость интегральных микросхем является одним из основных факторов в большинстве электронных систем



Технологии интегральных микросхем постоянно совершенствуются: поддерживаются 45нм , 32нм и 28нм



Каково распределение между кристаллом, корпусом и тестированием?



Что будет, если мы уменьшим кристалл, используя более новую технологию?



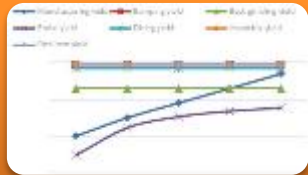
Что произойдет, если мы будем переходить к производству единиц в большом объеме?



Какой будет выгода при переходе на пластины размером 12 "?



Многоуровневое описание согласно имеющейся информации



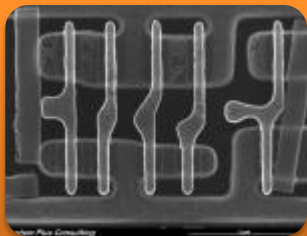
Модель затрат для процессов front-end и back-end, включая оценку прибыли



Моделирование до пяти одновременных сценариев, позволяющее проводить анализ чувствительности



Полная база данных технологий, корпусов, производственных единиц ...




IC Price+ позволяет пользователю описать любой процесс интегральной микросхемы



Интерфейс Excel™ и менеджер проекта для сохранения проектов и пользовательских данных



Регулярное обновление моделей затрат и данных

			Project description click to open the Project Window												
			name	status	last update	last author									
			CMOS 45n IC project	On going	27/09/2010 11:30:26	Smith									
Front End description Done			Component characteristics Done												
Technology			Description												
Code	Material	Min. dimension	Name	Reference											
	Si	0,045 μ m	test1												
test1			Final product	Type											
Active device	Start production		Packaged IC	Standard											
CMOS	28/08/2010		Temperature range & Test flow												
Functions			Commercial 0°C to 70°C												
Digital, Analog			Die												
Process			die	core											
Initial fab yield	Stabilized fab yield		Area	100,000	mm2										
61,20%	93,00%		all	I/O											
Cycle time	1,418	Months	Pad number	100	75										
			test I/O												
			10												
BackEnd0 description Click to validate			Package characteristics Done												
Probe test			Reference												
HP 400/300			Category	Pin number											
Bumping			CBGA	100											
Screen print			Code	Family											
Bumping technology			test1	GA											
Rerouting			Designation												
Yes			Ceramic Ball Land Grid Array												
Back grinding			Back End Description Click to validate												
Chemical Mechanical Polishing			Final test												
Back gr. technology			Final test equipment												
Final thickness			HP 400/300												
150 μ m															
Dicing			Foundry												
Dicing technology			TSMC - Actual												
Mechanical sawing			<table border="1"> <tr><td>Cost of sales</td><td>57,36%</td></tr> <tr><td>Marketing</td><td>9,61%</td></tr> <tr><td>R&D</td><td>6,31%</td></tr> <tr><td>Profit</td><td>26,73%</td></tr> <tr><td>Turn over</td><td>100,00%</td></tr> </table>			Cost of sales	57,36%	Marketing	9,61%	R&D	6,31%	Profit	26,73%	Turn over	100,00%
Cost of sales	57,36%														
Marketing	9,61%														
R&D	6,31%														
Profit	26,73%														
Turn over	100,00%														
Fab Unit Description Done			Economical description Done												
Name			First date of introduction												
Analog Devices Inc - Limerick			27/11/2010												
Company			Component market position												
Analog Devices Inc			Medium												
City			Manufacturer (fabless)												
Limerick	Region		Analog Devices, Inc. - Actual												
EUR WEST	Creation Date		<table border="1"> <tr><td>Cost of sales</td><td>38,92%</td></tr> <tr><td>Marketing</td><td>16,11%</td></tr> <tr><td>R&D</td><td>20,64%</td></tr> <tr><td>Profit</td><td>24,32%</td></tr> <tr><td>Turn over</td><td>100,00%</td></tr> </table>			Cost of sales	38,92%	Marketing	16,11%	R&D	20,64%	Profit	24,32%	Turn over	100,00%
Cost of sales	38,92%														
Marketing	16,11%														
R&D	20,64%														
Profit	24,32%														
Turn over	100,00%														
0,250 μ m	Wafer size	200 mm	<table border="1"> <tr><td>Cost of sales</td><td>57,36%</td></tr> <tr><td>Marketing</td><td>9,61%</td></tr> <tr><td>R&D</td><td>6,31%</td></tr> <tr><td>Profit</td><td>26,73%</td></tr> <tr><td>Turn over</td><td>100,00%</td></tr> </table>			Cost of sales	57,36%	Marketing	9,61%	R&D	6,31%	Profit	26,73%	Turn over	100,00%
Cost of sales	57,36%														
Marketing	9,61%														
R&D	6,31%														
Profit	26,73%														
Turn over	100,00%														
10000 W/m	Type	Fab													
Category															
All products in low volume. More than 20 different technologies.															

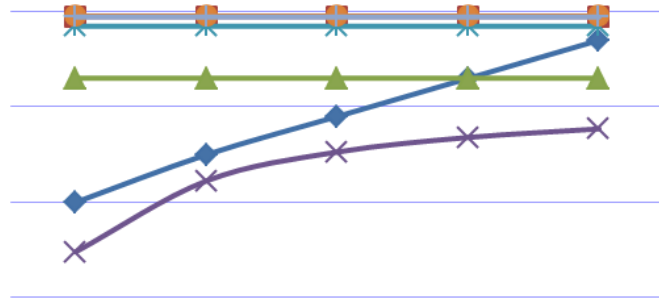
Fab Unit selector

FILTER : Minimum dimension <= (All) AND Wafer Size = (All)

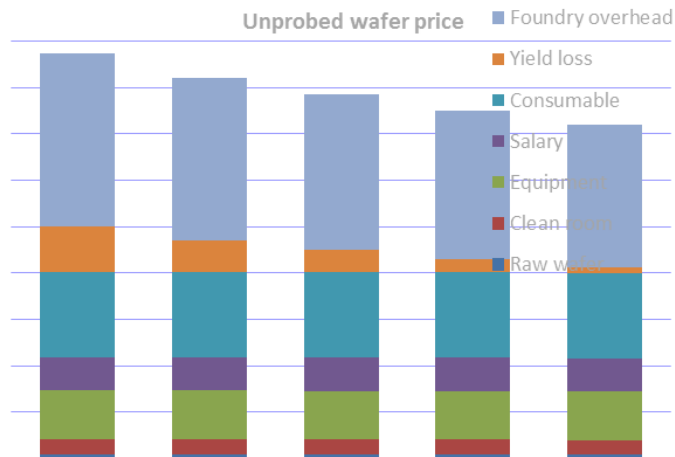
ID	Name	City	Cap
12...	Technological Centre MIET - SMC TECHNOLO...	Zelenograd...	
12...	Tesla Sezam - Fab 1	Roznov	6
11...	Angstrom - Fab 1	Zelenograd	1
11...	Integral - 200mm Pilot	Minsk	
11...	Integral - Semiconductor Device Factory	Minsk	
11...	Integral - Transistor Plant	Minsk	
12...	Technology Center of Moscow	Zelenograd	
11...	Istok - 6-inch (new)	Fryazino	
11...	Estel	Tallinn	
11...	Mikron, Sitronics - 6-inch (Corona)	Zelenograd	3
11...	Bryansk Semi	Bryansk	
11...	Istok - 4-inch	Fryazino	
11...	Autopribor - Autopribor	Valdimir	
11...	Angstrom - Angstrom Plus (Fab 0) (basic)	Zelenograd	2
11...	Mikron	Voronezh	4
12...	Talex	Alexandrov	1
11...	Mikron, Sitronics - 200mm	Zelenograd	
11...	Mikron, Sitronics - 4-inch	Zelenograd	6
11...	Interbip	N/A	
11...	ALFA	Riga	2
12...	SIGM - Fab 1	Moscow	
11...	OptoGaN - St. Petersburg	St.Petersburg	
11...	On Semiconductor - Roznov Development Cen...	Roznov	4

ID: 11440 Description: [Yellow box]

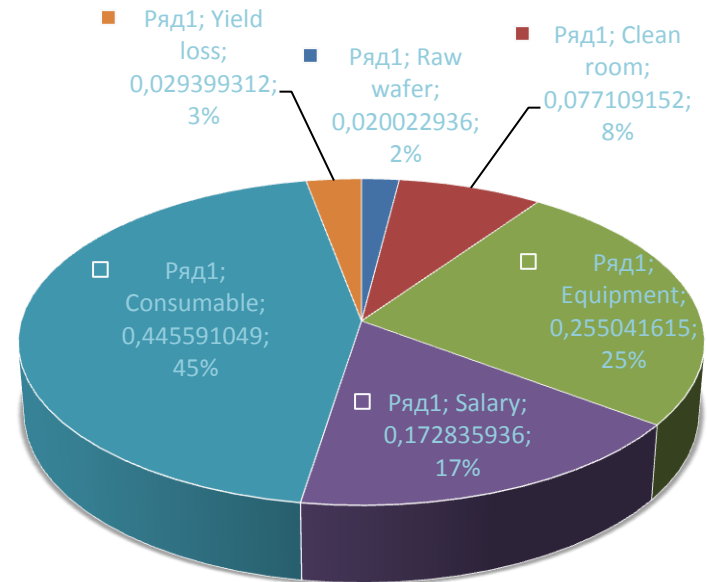
- База данных производственных единиц
- База данных технологии
- Комплексная база данных



Unprobed wafer price



Unprobed wafer cost breakdown - 2012





Headquarters

Adresse:

21 rue La Nouë Bras de Fer
F-44200 Nantes
France

Phone: +33 240 180 916
info@systemplus.fr
www.systemplus.fr



Europe & US Sales Manager

Ms Lizzie LEVENEZ - FRANKFURT (Germany)
Phone: +49(0) 151 23 54 41 82

Distributors



Phone: +33 472 830 180 (France)
WWW.yole.fr



Global Information, Inc.
世界の市場調査資料 総合サイト

Phone: +81 044 952 0102 (Japan)
WWW.gii.co.jp

Русская Ассоциация МЭМС
305000, г.Курск, ул.Володарского, д.49
+7(4712) 73-11-13
info@mems-russia.ru
www.mems-russia.ru

